



創ろう、広げよう、設計者ネットワーク

エレクトロニクス技術の急速な進化によりソフトウェアおよびハードウェアの開発手法が大きく変化する中、これからのエンジニアリングを考える新たなエンジニア・コミュニティの形成が必要になっています。

「Design Solution Forum 2015」は、エンジニア同士の様々な情報共有を目指し、個人のスキルアップやキャリアアップ、業務におけるエンジニアリングの改善・効率化、新たなビジネスの創出・育成に繋がる、「人」と「技術情報」の交流の場を創出いたします。

セミナーを主体とした本イベントは、「Design」、「Verification」、「Software」、「FPGA」といったキーワードを元に設計現場のエンジニアがプログラムを企画し、デザイン事例と技術トレンドの紹介を中心にセッションを実施いたします。



Design Solution Forum

2015年10月2日(金) 新横浜国際ホテル

8月20日(木)より参加登録受付開始! ▶ www.dsforum.jp

主催: Design Solution Forum 2015 実行委員会 / 一般社団法人日本エレクトロニクスショー協会 電話: (03)6212-5231 E-mail: dsforum2015@jesa.or.jp





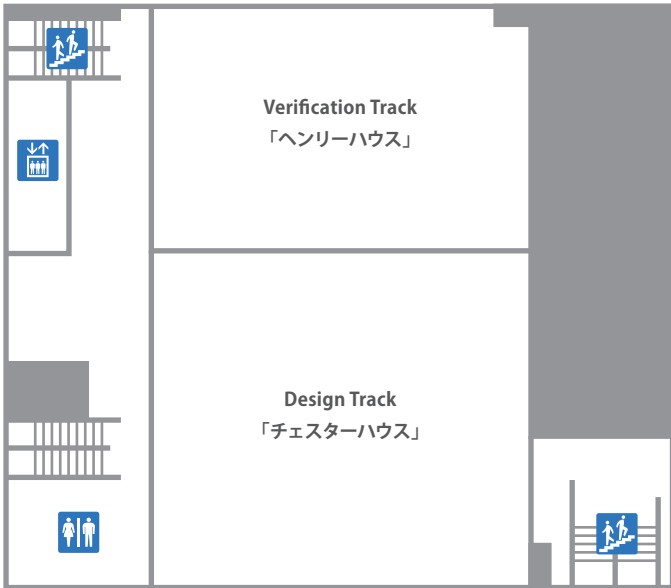
10:00 10:50	主催者挨拶 3階「チェスターハウス」	
	Design Solution Forum 2015 実行委員会 岡田 充弘 委員長(京セラドキュメントソリューションズ株式会社 ソフトウェア 3統括技術部部长)	
K-1 基調講演 次に残る半導体メーカーは 3階「チェスターハウス」		
ウィンコンサルタント(株) 代表取締役 坂本 幸雄 氏		

	Design Track 3階「チェスターハウス」	Verification Track 3階「ヘンリーハウス」	Soft & FPGA Track 4階「ブループラム」	Solution Track 4階「ヒルトップ」
11:00 11:35	Advanced Design Technologies Using HLS Solutions (仮題) A-1 <small>(株)ソシオネクスト SoC設計統括部 フロントエンド設計部 立岡 真人 氏</small>	IoT時代におけるデバイス検証手法について B-1 <small>(株)リコー インテリジェントワークスタイル開発本部 ワークソリューション開発センター DS開発室 2グループ 守田 直也 氏</small>	LLVMコンパイラ基盤を、いろいろ応用してみる C-1 <small>京都マイクロコンピュータ(株) 開発部 若槻 俊宏 氏</small>	VLSI設計からCPS設計へ～アプリケーション設計技術の最近の動向～ D-1 <small>立命館大学 理工学部 電子情報工学科/講師 谷口 一徹 氏</small>
11:45 12:05	すべてをつなげるマジュレム・ソリューション A-2 <small>東芝情報システム(株) マジュレム ジャパン フィールド・アプリケーション・エンジニア 中村 幸二 氏</small>	従来型オンチップロジアナに代わる、新世代FPGAデバッグツールVSTARのご紹介 B-2 <small>ペリフィケーションテクノロジ(株) 検証製品開発事業部 VIP開発部 部長 嶋本 功 氏</small>	Synplifyが生まれて20年～今こそ使う、進化したFPGA合成ツール Synplify Premier C-2 <small>日本シノプシス合同会社 技術本部 アプリケーション・コンサルタント 井上 栄理 氏</small>	テーマ調整中 D-2 <small>アーム(株)</small>
12:15 12:50	「カメラシステム」シームレス検証環境の実現にむけて A-3 <small>(株)ニコン 映像事業部 開発統括部 第二開発部 松本 矩尚 氏</small>	「ハードウェア検証の今と昔」～既存の検証手法から最新の検証手法まで～ B-3 <small>富士ゼロックス株式会社 コントローラ開発本部 コントローラプラットフォーム第五開発部 三角 晃 氏</small>	並行ソフトウェア実行時検証のアクセラレーション技術 C-3 <small>東京工業大学 大学院情報理工学専攻/助教 荒堀 喜貴 氏</small>	調整中 D-3
13:00 13:20	統合TLM2.0ソリューション「VISTA」によるアーキテクチャ設計と仮想プロトタイピング A-4 <small>サイバネットシステム(株) EDA事業部 LSIソリューション室 室長 並木 武文 氏</small>	テーマ調整中 B-4 <small>OneSpin Solutions Japan K.K.</small>	Prodigy Complete Prototyping Platform –あらゆる設計規模、種類、工程に対応したプラットフォーム C-4 <small>S2Cジャパン(株) 代表取締役社長 辻 智之 氏</small>	ニューラルネットワーク搭載IPによる認識システムの構築 D-4 <small>日本シノプシス合同会社 ソリューション・グループ スタッフ・フィールド・アプリケーション・エンジニア 井手野 雅明 氏</small>
13:35 13:55	ドセアで実現する消費電力と発熱の解析、および低消費電力な製品の実現 A-5 <small>DOCEA POWER (株)ネクストリーム 代表取締役 川原 常盛 氏</small>	シフトレフトに向けた検証手法と新世代検証環境 B-5 <small>日本シノプシス合同会社 技術本部 ディレクター 黒坂 均 氏</small>	次世代 FPGA 向け開発ツールの最新テクノロジ・エンジン C-5 <small>日本アルテラ(株) プロダクト・マーケティング・マネージャ 福原 徹郎 氏</small>	テーマ調整中 D-5 <small>日本シーバ(株)</small>
14:05 14:40	高性能システム設計の勘所～バスの調停はこうすべし!～ A-6 <small>京セラドキュメントソリューションズ(株) ソフト開発本部 ソフトウェア3統括技術部 第31技術部 SD52課/責任者 北村 哲朗 氏</small>	仮想環境とFPGAを利用した協調検証システムの構築事例 B-6 <small>ルネサスシステムデザイン(株) 第二開発事業部 応用ソフト技術部 第二課 技師 中村 義紀 氏</small>	Xilinx社のFPGAにおける高品位合成ツールVivado HLSの効果と性能 C-6 <small>筑波大学 システム情報工学等技術室/技術専門職員 小野 雅晃 氏</small>	検証のマネジメントを容易にする検証環境ソリューション D-6 <small>コニカミノルタ(株) 開発統括本部 システム技術開発センター アーキテクチャ開発室/係長 河邊 恭 氏</small>
14:50 15:10	エンジニアのチカラを活かす～エンジニアのスキル把握と人材活用について～ A-7 <small>(株)パソナテック エンジニアリング事業部 東日本エンジニアリンググループ 技術担当マネージャー 佐々木 誠 氏</small>	Hardware-Software Co-verification for Successful Custom SoC Projects【日本語で講演】 B-7 <small>Open-Silicon, Inc. Technical Lead, Front End Devendra Godbole 氏</small>	仕様書作成のススメ～設計品質向上に役に立つ仕様書を作成しよう!～ C-7 <small>CMエンジニアリング(株) 設計・検証サービス部 部長 齋藤 早苗 氏</small>	次世代SoC向けのトータルなセキュリティを実現するOmniShield D-7 <small>イマジネーションテクノロジーズ(株) ソリューションエンジニアリングマネージャ 阿部 道夫 氏</small>
15:25 16:00	Cソースコード見える化手法を用いたハードウェア開発 A-8 <small>(株)レガートデザインコーポレーション 代表取締役社長 高本 博文 氏</small>	多種IP搭載製品開発における検証事例 B-8 <small>東芝マイクロエレクトロニクス(株) システムソリューション統括部 システムソリューション開発技術部 システムソリューション開発技術第一担当 森 誉浩 氏</small>	マルチコア向けソフト開発ツールの最新動向と事例解説 C-8 <small>イーソル株式会社 執行役員 ソフトウェア技術統括責任者 権藤 正樹 氏</small>	フロントエンドでの情報共有化による簡単で短TATな設計を目指して～ESL/RTL情報共有化のためのフレームワーク構築事例～ D-8 <small>(株)リコー IW開発本部 WS開発センター NS開発室 開発二グループ 小澤 賢一 氏</small>
16:10 16:30	シフトレフトを実現するシステムからHW/SW設計へのプロトタイプ・ソリューション A-9 <small>日本シノプシス合同会社 ソリューション・グループ マネージャ 中野 淳二 氏</small>	ISO26262に対応したケイデンスの機能安全ソリューション B-9 <small>日本ケイデンス・デザイン・システムズ社 システム&ペリフィケーション ディレクター 後藤 謙治 氏</small>	従来のCソースをマルチコア向けに自動分割する最新ソリューションの紹介 C-9 <small>Silexica Software Solutions GMBH (株)ネクストリーム 代表取締役 川原 常盛 氏</small>	テーマ調整中 D-9 <small>ザイリンクス(株)</small>
16:40 17:15	特別招待講演 IoT未来社会インフラを築くIoT3.0グローバル戦略 <small>IP500Alliance e.V. Chapter Japan 豊崎 禎久 氏</small>		Zynqを使った、ネットの高速化。ソフトからハードへの高速化手法 C-10 <small>有限会社FPGAインフォメーション 取締役 小山 忠昭 氏</small>	画像処理向けCベース機能特化プロセッサ設計及びIP設計フレームワーク D-10 <small>東京工業大学 一色 剛氏 (株)ソシオネクスト マーケティング統括部 ソリューション事業推進部 信太 昌也 氏</small>

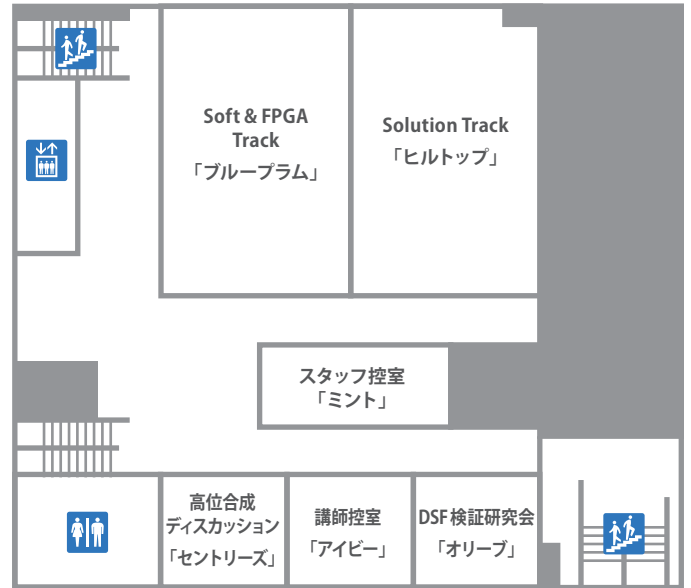
	Special Discussion		Talk Session
	4階「セントリーズ」	4階「オーリーブ」	2階「クイーンズホール」
11:00 12:05	高位合成をディスカッションする会(前半) E-1 高位合成で何をするか?どうすればいいの? <small>(モデレータ) 富士ゼロックス(株) 宮下 晴信 氏</small>	DSF検証研究会(前半) F-1 検証ってナンだ!? <small>(モデレータ) コニカミノルタ(株) 河邊 恭 氏</small>	フォーマル検証に対する理想と現実。動的検証ではだめなの? G-1 <small>(モデレータ) 京セラドキュメントソリューションズ(株) 岡田 充弘 氏 ベンザテクノロジ(株) 木村 尚人 氏 ペリフィケーションテクノロジ(株) 久保田 氏 日本シノプシス合同会社 野々下 博 氏 ルネサスシステムデザイン(株) 尾崎 靖 氏 (株)ソシオネクスト 出口 一彦 氏 日本ケイデンス・デザイン・システムズ 後藤 謙治 氏</small>
12:15 13:20	Zynq+Synthesizer ハンズオン。Javaではじめる手軽なFPGA開発チュートリアル E-2 <small>わさらば合同会社 代表 三好 健文 氏</small>	DSF検証研究会(後半) F-2 検証ってナンだ!? <small>(モデレータ) コニカミノルタ(株) 河邊 恭 氏</small>	VirtualとRealの狭間を垣間見る G-2 <small>(モデレータ) (株)リコー 木村 貞弘 氏 (株)ウィッツ 嶋内 宏明 氏 ザイリンクス(株) 橋川 淳一 氏 日本シノプシス合同会社 中野 淳二 氏 コニカミノルタ(株) 澤柳 一美 氏 キャノン(株) 木村 岳男 氏 日本ケイデンス・デザイン・システムズ 小田 川真之 氏</small>

基調講演は「セントリーズ」「オリーブ」を除く全セッション会場でお聞き頂けます

3階



4階



2階

